



DS1962 【基板設計エンジニア】 イメージング&センシング センサ評価システム開発
(リーダー又は担当者) <神奈川 厚木>

ソニーセミコンダクタソリューションズ株式会社での募集です。商品企画・商品開発...

募集職種

人材紹介会社

株式会社ジェイ エイ シー リクルートメント

採用企業名

ソニーセミコンダクタソリューションズ株式会社

求人ID

1468502

業種

電気・電子・半導体

雇用形態

正社員

勤務地

神奈川県

給与

550万円～経験考慮の上、応相談

勤務時間

09:00～17:30

休日・休暇

【有給休暇】初年度 17日 1か月目から 【休日】完全週休二日制 土日 年末年始

更新日

2024年06月22日 01:00

応募必要条件

キャリアレベル

中途経験者レベル

英語レベル

日常会話レベル

日本語レベル

ネイティブ

最終学歴

高等学校卒

現在のビザ

日本での就労許可が必要です

募集要項

【求人No NJB2174312】

■組織の役割

イメージング及びセンシングセンサの評価で用いられる評価システムの開発を担当しています。

センサ用途はモバイル、一眼レフカメラ、車載、産機など、幅広く使用されていますが、そのセンサのひとつ一つの

用途に合わせて評価システムを開発しています。評価工程はセンサの品質に大きく影響しますので、

システムの安定性や再現性、評価の自由度や作業効率などを考えながら日々システム設計を行っています。

■担当予定の業務内容

イメージング及びセンシングセンサの評価で用いられる基板開発や評価システムのプロジェクトリーダーを行って頂きます。

評価システムは基板、FPGA、それらをコントロールするソフトウェアから成り立っています。

イメージセンサの機能や仕様を調べ、評価システムの開発仕様に落とし込み、

基板、FPGA、ソフトウェアの開発するチームへ仕様出しを行う業務を担当して頂きます。

■想定ポジション

1つの評価環境開発に対して、1～2名で業務を行っています。

今回は開発業務の担当者として、携わって頂きます。

■描けるキャリアパス

イメージセンサや評価環境の専門技術獲得はもとより、チームビルディング／コミュニケーションなど多くの研修があるのでヒューマンスキルも身に付きます。部署内は基板、FPGA、ソフトウェア設計エンジニアが集まっており、マルチまたは別領域の専門技術獲得が可能です。また、センサユースケース実現において光源、光学、信号処理などの周辺技術も獲得可能です。専門領域を深める場合はシニアエンジニアへのパス、マルチスキル獲得後はシステムアーキテクト開発を担当するパスもあります。

■職場雰囲気

年齢層は20代～50代まで幅広く所属しています。

メンバー間のコミュニケーションが盛んで、雰囲気が良く和気あいあいとしています。

現在はテレワークが主流となっており、オンラインでのコミュニケーションが主流ですが、業務によっては出社して装置を扱うこともあります。

スキル・資格

■必須・基板を用いた評価作業業務の経験 または、基板、FPGA用Logic設計、ソフトウェアのいずれかの開発経験・Officeを用いた情報整理作業・開発や評価等のスケジュール管理の経験 ■尚可・基板設計（回路図・AW設計・製造）経験者（3年以上）・イメージセンサ評価経験者（2年以上）・FPGAを用いたロジック開発経験者・Windows系ソフトウェア開発経験者・オシロスコープ等の測定機器に関する基礎知識

会社説明

半導体関連製品と電子・電気機械器具の研究、開発、生産、販売事業、およびこれに関連、附帯する事業