



開発エンジニア（FPGA）

複合事業を展開する日系グローバルメーカーでの募集です。弱電回路設計のご経験の...

募集職種

人材紹介会社

株式会社ジェイ エイ シー リクルートメント

採用企業名

複合事業を展開する日系グローバルメーカー

求人ID

1467479

業種

化学・素材

雇用形態

正社員

勤務地

その他東京

給与

450万円～900万円

勤務時間

09:00～17:45

休日・休暇

【有給休暇】初年度10日4か月目から【休日】完全週休二日制（土・日）、祝日、年末年始休暇、慶弔休暇、チャレンジ休暇

更新日

2024年06月21日 06:00

応募必要条件

キャリアレベル

中途経験者レベル

英語レベル

日常会話レベル

日本語レベル

ネイティブ

最終学歴

大学卒：学士号

現在のビザ

日本での就労許可が必要です

募集要項

【求人No NJB2009898】

・主力や周辺製品の新たな製品開発及び既存製品改良

スキル・資格

【必須】 ・FPGAの設計・評価のご経験（論理回路設計から波形測定まで） 【歓迎】 ・メールのやりとりができる程度の語学力・画像処理・画像解析アルゴリズムの経験・医療機器の製品開発経験

会社説明

ご紹介時にご案内いたします