



【大阪】半導体（LSIデジタル/アナログ）開発/設計エンジニア ◆ 大手企業と取引多数 ◆ 完全週休二日制 ◆

～海外に開発拠点を展開/自社開発案件50%～

募集職種

採用企業名
株式会社シーディア

求人ID
1218677

業種
電気・電子・半導体

会社の種類
中小企業 (従業員300名以下)

外国人の割合
外国人 少数

雇用形態
正社員

勤務地
大阪府, 大阪市淀川区

最寄駅
御堂筋線、 東三国駅

給与
450万円 ~ 800万円

ボーナス
固定給+ボーナス

勤務時間
9:00~18:00(休憩60分)

休日・休暇
完全週休2日制/祝日/年末年始休暇/慶弔休暇、年間休日日数120日以上/特別休暇

更新日
2024年06月26日 05:00

応募必要条件

職務経験
1年以上

キャリアレベル
中途経験者レベル

英語レベル
日常会話レベル

日本語レベル
ビジネス会話レベル

最終学歴
大学卒：学士号

現在のビザ
日本での就労許可が必要です

募集要項

- ・大手企業様と多数取り引きがあるため、様々な開発案件の経験が積めます。
- ・開発案件によっては、社内で設計もしくは在宅勤務可能。
- ・たくさんの技術者を抱えてスピードで回している会社と比べると、規模が小さいからこそ、丁寧にFacetoFaceで対応が可能。
- ・60歳になると条件が揃えば嘱託社員に切り替えて、65歳まで雇用可能（※開発案件によっては年齢問わず雇用/最年長68歳。役割・業務が変わらなければ給与変更なく、昇給・昇進も有）

【仕事内容】

■職務内容

半導体製品(デジタル・アナログ)の開発におけるフロントエンド～ミドルレンジ～バックエンドの設計及びテスト/評価業務等。ご経験や適性に応じて担当してお任せします。

■対象製品・技術

- ・デジタル：RTL設計/検証/タイミング検/P&R/FPGAインプリなど
- ・アナログ：各種アナログIP設計、レイアウト、実機検証等
- ・アナログIC/通信用RF-IC/車載用LSI/産業機器制御用LSI/イメージング機器用LSI/NANDメモリなど

■プロジェクト例

次世代車載プラットフォーム/先端イメージセンサ/IoT環境に向けた高速処理IP/先進のNAND型フラッシュメモリの開発
 ※クライアント先企業である大手メーカーへチーム単位で常駐する為、スムーズな連携が可能です。
 同社はLSI・電気領域に強みがあるため、コロナウイルスの影響によりプロジェクトが減少してしまう、といったことはなく様々なプロジェクトがございます。

■取引企業

ルネサスエレクトロニクス、ソニー、日立、東芝、キャノン等
 大手半導体メーカーが中心です。大手メーカー出身のベテランエンジニアからOJTを受けることができます。

■先輩社員の声

- ・自身の希望、適性、知識、技術を把握した上で、希望するプロジェクトにアサインをしてもらいやすい環境です。
- ・2年、3年先の最先端モノづくりに携わることが出来るため、自身の専門性を磨くことができ市場価値を高めながら業務に取り組むことができます。

■先輩社員の声

- ・自分が希望、適性、知識、技術を把握した上で、希望するプロジェクトにアサインしてもらえました。
- ・2年、3年先の最先端モノづくりに携わることが出来るので、専門性を磨きけるため、自己の市場価値を高められました。

【勤務地】

大阪デザインセンター(大阪府大阪市淀川区宮原4-1-9 新大阪フロントビル10F)
 JR、大阪メトロ御堂筋線「新大阪駅」より徒歩5分

※プロジェクトにより勤務地が異なります。

勤務地の詳細は面接時にご質問ください

※転勤なし

【待遇・福利厚生】

・雇用形態：正社員《試用期間》6ヶ月《試用期間の勤務条件》正社員と同じ（6ヶ月後に、正社員登用を検討致します/条件の変更無し）

- ・雇用期間：定めなし
- ・給与：月収30万円～ 年収450万円～720万円 程度
- ・給与形態：固定給制（月給）
- ・給与備考：*残業代別途支給

- ・昇給：年1回（4月）
- ・賞与：年2回（7月・12月）
- ・手当：通勤手当/残業手当/役職手当/赴任手当
- ・各種保険：雇用保険/労災保険/健康保険/厚生年金保険
- ・福利厚生：退職金/慶弔見舞金制度/育児休暇制度/介護休職制度/借り上げ社宅制度
- ・制度面の備考：退職金（勤続年数3年以上）/転居支度金制度/報奨金制度/通勤手当(上限30,000円)

各種保険

【勤務条件・休暇】

- ・就業時間：09:00～18:00(休憩60分)
- 時間外勤務あり 時間外勤務の目安・備考:平均20～30時間程度/月
- ・休日休暇：完全週休2日制(土日)/祝日/年末年始休暇/慶弔休暇
年間休日日数120日以上

受動喫煙防止のための取り組み：詳細は労働条件通知書にて明示いたします。

スキル・資格

■必須スキル

半導体に携わった何かしらのご経験

※スキルに不安を感じている方でも、お気軽にご応募ください！

例) メモリ/ロジックレイアウト経験/SystemC経験/言語ベースでのLSI設計経験/アナログ回路レイアウト設計/IP開発/ストレージ系組み込みFW開発経験/P&Rツールレイアウト/評価/解析/サポート経験など

会社説明**モノづくりの戦略パートナーとして**

株式会社シーディアは、2004年の創業以来、信頼されるテクノロジーサービスパートナーとして、LSI開発、組込みソフトウェア、ITおよびインフラプロダクトにおけるソリューションを世界中のお客さまに提供してきました。

企業規模の拡大追及や他社競争ではなく、社員全員が満足と誇りを持って技術努力を追求し、お客様からの期待に応えようという感情と行動を起こすことの積み重ねによって成長をして参りました。

目先の課題だけでなく未だ見ぬ課題に気づき、すべての技術とソリューションにこだわりを持って成長し続けることは、当社だけではなくお客さまへ時代に合わせた価値の創造をもたらすものと確信しております。

今後もお客さまとのパートナーシップを強め、ビジネス戦略をサポートし、成功に導くソリューションを実現して参ります。