



電気・電子エンジニア

大手外資企業

Job Information

Recruiter

WILLOF WORK, Inc.

Job ID

1515825

Industry

System Integration

Company Type

Large Company (more than 300 employees) - International Company

Job Type

Permanent Full-time

Location

Tokyo - 23 Wards

Salary

4 million yen ~ 10 million yen

Work Hours

9:00~18:00 ※勤務時間は、クライアント先の勤務時間に準じて前後する場合があります。

Holidays

完全週休2日制（土日祝）、5日以上連続休暇可能

Refreshed

March 27th, 2025 01:00

General Requirements

Minimum Experience Level

Over 3 years

Career Level

Mid Career

Minimum English Level

None

Minimum Japanese Level

Business Level

Minimum Education Level

Bachelor's Degree

Visa Status

Permission to work in Japan required

Job Description

「設計/開発エンジニアとしてスキルを磨き続けたい」

当社では現在、電気・電子エンジニアを積極的に募集中！未来予知が難しい（VUCA）時代だからこそ、自身を常にアップデートしておきたい。設計スキルや開発スキルを高め成長したい。そんな想いを組織メンバーもバックアップ！やりがいを感じながら設計/開発領域で想いを実現していくことができます。

業務内容

クライアントは、自動車業界や医療機器、産業機械などのメーカーから、先端技術に果敢にチャレンジするベンチャーまで幅広く、主にクライアント先へ常駐し、設計・開発・研究領域のいわゆる「電気・電子設計業務」に携わっていただきます。世界で60年以上の歴史をもつ人材サービス企業であり、日本でも日本企業・外資系企業問わず、多彩な企業のクライアントネットワークのある当社だからこそ、エンジニア自身のスキルはもちろん、希望や志向性まで考慮した職場へアサインすることができます。

プロジェクト例

LSI、ASICなどの論理回路設計
医療機器の回路設計
半導体露光装置の回路設計
生産設備の電気制御、工程設計
スマート家電の電気設計 ...など

【応募資格】

必須スキル・経験

■電気・電子の設計/評価・開発を手がけた経験（目安：2年以上）

◎「今より上流の仕事にチャレンジしたい」という方も、「管理くモノづくり」を続けたいというベテランの方も、ぜひご応募ください！

歓迎スキル・経験

■CADを用いた回路設計経験

↳CAD：CR系CAD、OrCAD、Alutiumdesignerなど

↳言語：Verilog、VHDL、組み込みC言語

■設計経験

↳アナログ/デジタル回路、FPGA/LSIなどの回路設計知識を活かした設計経験をお持ちの方

↳ハードウェア制御の経験をお持ちの方

Company Description