



{ハードウェアスマートエンジニア/Hardware Smart Engineer}ハードウェア開発の知識を深める!7M~

Looking for the hardware development

Job Information

Recruiter

Fidel Consulting KK

Job ID

1499581

Industry

IT Consulting

Job Type

Contract

Location

Tokyo - 23 Wards

Salary

7 million yen ~ 8 million yen

Refreshed

October 21st, 2024 14:57

General Requirements

Minimum Experience Level

Over 6 years

Career Level

Mid Career

Minimum English Level

Business Level

Minimum Japanese Level

Daily Conversation

Minimum Education Level

Bachelor's Degree

Visa Status

Permission to work in Japan required

Job Description

職務内容

- 技術アーキテクチャの定義と文書化
- ステークホルダーと協力し、ニーズや要件を理解する。
- ソリューションに適したプラットフォームの評価と選択
- 潜在的なリスクや問題の特定と軽減
- 継続的改善への参加

Responsibilities

- Defining and documenting the technical architecture
- Working together with stakeholders to comprehend their needs and requirements
- Evaluating and selecting appropriate platforms for the solution
- Identifying and mitigating potential risks and issues.

- Participating in the continuous improvement.
-

Required Skills

資格

- ハードウェア開発および製品設計の経験7年以上
- エンジニアチーム（ハードウェア、ファームウェア、メカニカル、テスト）と共にプロジェクトやタスクを遂行する。
- ハードウェアの開発から製造までのサイクルに精通している。
- ハードウェア設計、PCB設計、産業オートメーションテストまたはプロセスオートメーションドメインのUL/CEテストに熟練している。
- ミックスドシグナル（ADC、DAC、接地コンセプト）、高速設計（メモリアンターフェース、バスアーキテクチャ、高速通信リンク）、およびフィールドセンサーやトランスデューサへの低消費電力、高精度のインターフェースを必要とするアナログエレクトロニクスの専門知識。
- 電圧、電流、圧力などを使用したさまざまなセンシング設計によるアナログ回路設計の優れた知識。
- 32ビット/64ビットプロセッサベースの設計に精通している。
- 32ビット/64ビットのマイクロコントローラベースの設計に精通している。
- メモリデバイス（DDR、NAND、NORなど）に精通している。
- リバースエンジニアリング解析経験
- BOMの最適化
- オペアンプ、データコンバータ（ADC/DAC）、電圧レギュレータ、フィルタなどのアナログ回路の設計、シミュレーション、検証の経験。業界標準の回路図およびPCB用ツール（Cadence、Allegroなど）に精通していること。

Qualifications

- 7+ years of experience in hardware development and product design.
- Execute projects and tasks with a team of engineers (hardware, firmware, mechanical, test), including vendor coordination, supplier interactions, and procurement as needed for project purposes.
- Skilled in full hardware development to production cycles.
- Skilled in Hardware design, PCB Design, UL/CE testing in Industrial automation testing or Process automation domain.
- Expertise in mixed signal (ADC, DAC, grounding concepts), high-speed designs (memory interfaces, bus architectures, high-speed communication links), and analog electronics requiring low power, high accuracy interfaces to field sensors and transducers.
- Excellent knowledge in designing analog circuits with different sensing designs using voltages, current, pressure, etc.
- Familiar with 32-bit/64-bit processor-based design, preferably NXP processors.
- Familiar with 32-bit/64-bit microcontroller-based design, preferably STM.
- Exposure to Memory devices (DDR, NAND, NOR, etc..)
- Experience in reverse engineering analysis.
- BOM optimization.
- Experience in designing, simulating, and verifying analog circuits such as operational amplifiers, data converters (ADC/DAC), voltage regulators, and filters. Familiar with industry-wide tools for schematics and PCB (e.g., Cadence, Allegro)

Company Description