



Application Engineer, digital implementation

NASDAQ : Cadence Design Systems, Inc日本法人

Job Information

Hiring Company[Cadence Design Systems, Japan](#)**Job ID**

1489554

Division

JPN Digital Implementation

Industry

Software

Company Type

Small/Medium Company (300 employees or less) - International Company

Non-Japanese Ratio

Majority Japanese

Job Type

Permanent Full-time

Location

Kanagawa Prefecture, Yokohama-shi Kohoku-ku

Train Description

Yokohama Line, Shin Yokohama Station

Salary

10 million yen ~ 12 million yen

Salary Bonuses

Bonuses paid on top of indicated salary.

Work Hours

9:00~17:30 (1日の標準就労時間7.5時間)

Holidays

完全週休2日制(土・日)、祝日、年末年始、年次有給休暇、夏期休暇、特別休暇、慶弔休暇、ボランティア休暇等

Refreshed

January 21st, 2025 04:00

General Requirements

Minimum Experience Level

Over 3 years

Career Level

Mid Career

Minimum English Level

Business Level

Minimum Japanese Level

Fluent

Minimum Education Level

Bachelor's Degree

Visa Status

Permission to work in Japan required

Job Description

◀募集要項・本ポジションの魅力▶

- 米国大手EDA企業の日本法人。
- デジタルインプリメンテーションツールの技術支援
- 顧客向けの技術プリセールス業務

業務内容

- ・ ケイデンス デジタルインプリメンテーションツールに関する顧客向け技術プリセールス、及び、ポストサポート業務

●会社情報

ケイデンスは世界のエレクトロニクスメーカーへ電子設計にかかわる包括的なテクノロジーおよびサービスを提供しているEDA(Electronic Design Automation、電子設計自動化)ソフトウェアの大手企業です。

*EDA=半導体やシステム製品の設計を自動化するソフトウェア

ケイデンスの社はカリフォルニア州サンノゼにあり、世界各地に販売、サポート拠点、デザイン・センターおよび研究開発施設があります。ケイデンスの株式は、NASDAQ株式市場に上場されています。世界の従業員数は約11,000人、日本オフィスには約220人在籍しております。

●当社の特徴

▶米Fortune誌の『働きたい会社ベスト100』、Great Place to Work® Institute Japanの2024年「働きがいのある会社」に過去受賞歴があります。2024年度 日本支社は中小企業部門で6位でした。

海外拠点を含め、従業員ファーストを重視。国内ではハイブリッド勤務を導入し、従業員の働きやすい環境を整備しています。

▶AIや自動運転、半導体など注目度の高い事業に携わる、各分野のリーディングカンパニーとお取引をしています。そのため、世の中にリソースされる前に最先端の技術や製品の設計段階から携わることができます。

雇用条件

正社員（試用期間3か月以内）

想定年収

※業務経験に応じて要相談

勤務地

神奈川県横浜市港北区新横浜 2-100-45
最寄り駅 各線 新横浜駅 駅直結
転勤無し
ハイブリッド勤務

勤務時間

9:00~17:30（1日の標準就労時間7.5時間）

休日休暇

完全週休2日制（土・日）、祝日、年末年始、年次有給休暇、夏期休暇、特別休暇、慶弔休暇、ボランティア休暇等
※年次有給休暇は入社時付与（入社月により付与数変動あり）

Required Skills

応募要件

- 大卒（電気・電子、コンピュータサイエンス）、またはそれに準じる経験、知識をお持ちの方で新しいことに意欲的にチャレンジ出来る方
- 3年以上の IC デジタル設計（論理合成、P&R、STA）の業務経験を持つ方。
EDA ツールを利用したデジタル設計の経験がある方、また、そのフローに精通した方。
- ファウンダリ、アドバンスドノードの知識があれば尚可。
- プログラミング・スキルを持つ方(Shell、TCL、Perl、Python 等の活用経験)
- 日本語・英語での技術的コミュニケーションを行える方。その他の言語での会話も可能であれば尚可。
- 顧客と良好な信頼関係を継続して構築できる方

Company Description