



【800～1200万円】 Hardware Engineer

欧州最大級グローバルコンサルファームでの募集です。弱電回路設計のご経験のある...

## Job Information

### Recruiter

JAC Recruitment Co., Ltd.

### Hiring Company

欧州最大級グローバルコンサルファーム

### Job ID

1488037

### Industry

Audit, Tax Accounting

### Company Type

International Company

### Job Type

Permanent Full-time

### Location

Tokyo - 23 Wards

### Salary

8 million yen ~ 12 million yen

### Work Hours

09:00 ~ 18:00

### Holidays

【有給休暇】入社7ヶ月目には最低10日以上 【休日】完全週休二日制 土 日 祝日 年末年始 その他特別休暇

### Refreshed

December 21st, 2024 00:00

## General Requirements

### Career Level

Mid Career

### Minimum English Level

Business Level

### Minimum Japanese Level

Native

### Minimum Education Level

High-School

### Visa Status

Permission to work in Japan required

## Job Description

【求人No NJB2178912】

コンサルファームにて医療機器の開発支援

## Required Skills

Qualifications (Mandatory) / 応募条件 (必須) :

- ・ 8 10 years of working experience in Hardware Design Engineering FPGA/ ASIC/ SOC
  - ・ Experience with Xilinx FPGAs Hardware
  - ・ Well versed and hands on experience with Tools and equipment for Hardware Design and Hardware development/ Testing
  - ・ Experience of developing circuit component subsystem and equipment interfaces and procurement specifications
  - ・ Experience of supporting the design development and testing including upgrades replacements parts reliability requirements performance evaluations
  - ・ Experience of creating Design Supports design reviews and technical meetings
  - ・ Japanese (Native level) English (Business level)
- Qualifications (Preferred) / 応募条件 (歓迎) :
- ・ Experience with Medical product Hardware development

応募資格 (必須) / 応募条件 (必須) : ハードウェア設計経験 (FPGA/ASIC/SOC)

- ・ Xilinx社製FPGA、ハードウェアの使用経験
  - ・ ハードウェア設計、ハードウェア開発、テストに必要なツール、機器の使用経験
  - ・ 回路、コンポーネント、サブシステム、機器のインターフェース、調達仕様の策定経験
  - ・ アップグレード、リプレース、部品の信頼性要求、性能評価などの設計、開発、テスト支援経験
  - ・ 設計書作成、デザインレビュー、テクニカルミーティングの支援経験
- 日本語 (ネイティブレベル)、英語 (ビジネスレベル)

応募資格 (尚可) / 応募条件 (歓迎)

医療製品のハードウェア開発経験

---

## Company Description

ご紹介時にご案内いたします