



【世界シェアNo.1/WLB◎/在宅勤務】アナログ設計/半導体/Staff Analog Engineer

業界トップシェアを誇る大企業で最先端のプロジェクトに関われます

Job Information

Recruiter

Randstad Sourceright

Hiring Company

ルネサスエレクトロニクス

Job ID

1482333

Industry

Electronics, Semiconductor

Company Type

Large Company (more than 300 employees)

Non-Japanese Ratio

About half Japanese

Job Type

Permanent Full-time

Location

Tokyo - 23 Wards

Salary

6 million yen ~ 11 million yen

Refreshed

June 28th, 2024 00:00

General Requirements

Minimum Experience Level

Over 3 years

Career Level

Mid Career

Minimum English Level

Daily Conversation

Minimum Japanese Level

Daily Conversation

Minimum Education Level

Bachelor's Degree

Visa Status

No permission to work in Japan required

Job Description

集積回路のアナログ設計において、優れた技術を推進し、各ブロック設計者と協力しながら、仕様から設計データまで、ブロックおよびトップレベルの設計を完成させることがミッションです。
担当製品は、電源IC、スイッチ製品群です。

基準電圧、バイアス回路、コンパレータ、アンプなどのCMOSアナログ回路の設計、検証を実施して、性能、面積、電力の要件仕様を満たすための設計。

各ブロック設計者と協力して、IPD 製品のシステムおよび設計方策を実現。
レイアウトチームに指示し、担当ブロックのレイアウト設計品質を確保。
シリコンのデバッグと特性評価を推進。
アプリケーションエンジニアと協力して担当ブロックのLab評価(ベンチ評価)を推進。
担当するアナログIPブロックにおいて、高品質のドキュメントの作成。
DFT(Design for Test) エンジニアと連携し、担当ブロックが DFT方策の通りに実装されることの確認。
テストエンジニアやプロダクトエンジニアと緊密に連携して、量産に移行するためのテスト開発をサポート。
経験の浅いチームメンバーの指導。
他の人が設計したブロックの回路図およびレイアウトレビューへの参加。
サブシステムに対して技術的なリーダーシップを発揮し、仕様から量産までの推進。
要求仕様を理解し、IPD 製品のシステムおよび設計方策を実現。
積極的にチームメンバーや内部開発リソースを活用し、開発計画を推進。

Required Skills

【必須 (MUST)】

- ・ 4年以上のアナログ設計経験
- ・ 英語：話し言葉と書き言葉の両方におけるコミュニケーション能力。
- ・ 回路図エディタ、SPICE シミュレータ (または同等のトランジスタ レベル回路シミュレータ)、Virtuoso などの CAD ツールに精通している。
- ・ CMOSプロセス技術とデバイス物理特性の理解

【歓迎 (WANT)】

- ・ 車載製品またはアプリケーションの開発経験
 - ・ IPDまたはGDU製品設計経験
 - ・ 最小限の指示で、独自または共同で作業を進めることができる。
 - ・ 自分の専門知識を他エンジニアと共有し、業務を遂行できる
 - ・ 創造力と独創性を持って、プロジェクト、プログラム、ビジネスの取り組みに貢献できる。
 - ・ 経験の浅いチームメンバーをサポートし、指導できる。
-

Company Description