



【LSI Expert】経験1年~/アナログ/デジタル/全国/各拠点10名採用/N2~

20~50代前半活躍中!自社開発センターでの請負/大手メーカー開発部門への配属

Job Information

Recruiter

H&K HOLDINGS, Inc.

Job ID

1476989

Industry

Automobile and Parts

Job Type

Permanent Full-time

Location

Japan

Salary

5.5 million yen ~ 10 million yen

Work Hours

勤務時間:9:00~18:00 プロジェクトによって変動の可能性あり 状況に応じ、テレワークあり

Holidays

完全週休2日制(土日祝※祝日のある週は土曜出勤の場合あり)※年間休日123日

Refreshed

July 1st, 2024 04:00

General Requirements

Minimum Experience Level

Over 1 year

Career Level

Mid Career

Minimum English Level

Business Level

Minimum Japanese Level

Business Level

Minimum Education Level

High-School or Below

Visa Status

Permission to work in Japan required

Job Description

<u>*日本語流暢な外国籍の方(N2~)の応募も歓迎です</u>

■募集背景

同社では、顧客基盤であるメーカーに対して、製品開発支援と共に様々な課題解決を行うことができる独自のポジションを築いております。AI・IoT・DXの活用が急速に進む中で、電子回路の高性能化も強く求められています。今回は豊富な経験を活かし、開発実務に携わっていただけるLSIエキスパートエンジニアを募集します。

■テクノプロ・デザイン社について

同社は年間売上が1,600億円を超える国内最大の技術ソリューション企業・テクノプログループを牽引する中核企業です。

テクノブロ・デザイン社では7,000名を超えるエンジニアが上場企業を中心にソリューションサービスを提供しています。

■業務内容

同社のお客さま(自動車/家電/医療/センサ等に関係する大手半導体メーカー)の開発現場でLSI設計エンジニアとして開発業務に従事していただきます。

<案件事例>

- ・自動車向け電源ICの開発
- ・パワエレLSIアナログレイアウト設計
- ・家電など民生品向け搭載のマイコン開発におけるデジタル回路設計
- ・イメージセンサーのアナログ回路設計
- ・大手半導体メーカーでのアナログ・デジタル回路設計や評価
- ·SoC開発
- ·ASIC開発

■ポジション・役割

LSIエキスパートエンジニア

経験・能力などを考慮の上、決定します。 残業代は固定支給ではなく、1分単位で残業手当を支給します。

【昇給】年1回

【賞与】年2回

※別途決算賞与を支給する場合あり

昨年度の平均は3.85ヵ月分となります。

【通勤交通費】

· 交通費全額支給

【住宅】

・現住所より通勤が困難な場合

社宅制度を適用し家賃補助がございます。

独身の場合自己負担20,000円/月

詳細は面談時にお話しさせて頂きます。

【手当】

- ·残業手当(1分単位)
- ・テレワーク手当支給あり
- ・赴任手当
- ・役職手当

【就業形態】

※出社 状況に応じテレワークを導入しております。

【退職金】

・退職金あり(DC制度)

【時間外労働】

残業は月平均20時間程度。

Required Skills

【必要な能力・経験】

以下知見や経験があれば、ご活躍いただけます。

【必須】

・設計経験が1年以上ある方

<具体的には下記何れか一部の経験>

アナログLSI のFE設計

アナログLSI のBE設計

デジタルLSI のFE設計

デジタルLSI のBE設計 LSIの評価

LSIのテスト

【歓迎】

- ・リーダー経験
- ·SystemVerilog SystemC SVA での設計経験

Company Description