



リモート可！新チーム立ち上げで増員募集！半導体アナログ設計エンジニア Analog Design Engineer

グローバル規模の半導体メーカー、製品の幅が広くスキルアップできる

Job Information

Recruiter

Randstad Sourceright

Hiring Company

グローバル規模で展開する大手半導体メーカー

Job ID

1473835

Industry

Electronics, Semiconductor

Company Type

Large Company (more than 300 employees)

Non-Japanese Ratio

About half Japanese

Job Type

Permanent Full-time

Location

Tokyo - Other Areas

Salary

7 million yen ~ 11 million yen

Work Hours

フレックスタイム制度あり（コアタイム無し） 基本実働 1日あたり7h45m

Holidays

完全週休二日制（土日）、祝日、5/1、年末年始、その他会社規定により休日あり 年間休日125日（2023年度）

Refreshed

June 21st, 2024 03:00

General Requirements

Minimum Experience Level

Over 3 years

Career Level

Mid Career

Minimum English Level

Daily Conversation

Minimum Japanese Level

Daily Conversation

Minimum Education Level

Bachelor's Degree

Visa Status

Permission to work in Japan required

Job Description

【企業の魅力】

日系企業を起源としながら外国籍社員が半数以上を占める、グローバル展開中の有名企業様です。製品の幅が広く、長期的にさまざまなスキルを身に付けることができる環境です。

【ポジション】

アナログ設計エンジニア パワープロダクトのチームに所属し、アナログ回路設計エンジニアとしてご活躍いただきます。

新チーム立ち上げのための増員募集であり、貴殿のアイデア次第で、プロダクトやチームをより良いものへ導くことができます。

ピープルマネジメント経験をお持ちの方は、マネージャーポジションでお迎えします。

≪具体的には≫

・ 基準電圧、バイアス回路、コンパレータ、アンプなどの CMOS アナログ回路の設計、検証を実施して、性能、面積、電力の要件仕様を満たすための設計

・ 各ブロック設計者と協力して、IPD 製品のシステムおよび設計方策を実現

・ レイアウトチームに指示し、担当ブロックのレイアウト設計品質を確保

・ シリコンのデバッグと特性評価を推進

・ アプリケーションエンジニアと協力して担当ブロックのLab評価（ベンチ評価）を推進

・ 担当するアナログIPブロックにおいて、高品質のドキュメントの作成

・ DFT（Design for Test）エンジニアと連携し、担当ブロックが DFT方策の通りに実装されることの確認

・ テストエンジニアやプロダクトエンジニアと緊密に連携して、量産に移行するためのテスト開発をサポート

※ご経験に応じ、プロジェクトのリード、チームメンバーの指導、レビューへの参加、他チームや国内外他拠点との連携、戦略面への寄与、などもお任せします

【勤務地】

東京都内の設計・開発拠点

※転勤予定なし

※OJT後は在宅勤務可

【勤務時間】

フレックスタイム制度あり コアタイム無し

※標準労働時間 8:45~17:30 又は 9:00~17:45（休憩 60 分）

Required Skills

必須（MUST）

・ 5年以上のアナログ設計経験

・ 設計ツールや開発手順に対してのスペシャリストレベル（指示を受けなくてもご自身で一連の業務ができる）のスキルを保有

・ 英語：日常会話レベル（目安：TOEIC 600）

・ 日本語：日常会話レベル

・ 出張が可能であること（海外出張の可能性もあり）

・ピープルマネジメント経験（マネージャー採用の場合）

・ 学士以上

歓迎（WANT）

・ 車載製品またはアプリケーションの開発経験 ・ IPDまたはGDU製品設計経験

Company Description