



【群馬】 プロトコルテスタ FPGA論理回路設計担当エンジニア ◆半導体試験装置世界  
トップシェア／年間休日127日／社員の平均年...

弱電回路設計のご経験のある方は歓迎です。

## Job Information

### Recruiter

JAC Recruitment Co., Ltd.

### Hiring Company

非公開

### Job ID

1470199

### Industry

Electronics, Semiconductor

### Job Type

Permanent Full-time

### Location

Gunma Prefecture

### Salary

5.5 million yen ~ 11 million yen

### Work Hours

08:45 ~ 17:30

### Holidays

【有給休暇】入社7ヶ月目には最低10日以上 【休日】完全週休二日制 土 日 祝日 GW 夏季休暇 年末年始 ※有給休暇の付与数...

### Refreshed

June 22nd, 2024 00:00

## General Requirements

### Career Level

Mid Career

### Minimum English Level

Daily Conversation

### Minimum Japanese Level

Native

### Minimum Education Level

Technical/Vocational College

### Visa Status

Permission to work in Japan required

## Job Description

【求人No NJB2209441】

高速プロトコルNANDフラッシュ・メモリをシステム・レベルで試験するテスタを開発しており、FPGA論理回路設計を担当していただきます。

### [主な業務内容]

- ・システム・レベル・テスタ向けFPGA開発
- ・メイン業務は論理回路設計（Verilog HDL System Verilog）、検証・評価プログラム作成（C++）
- ・通常は3～5人程度のチームでコミュニケーションを取りながら業務を進めます

働き方について：

- ・フレックス／在宅勤務を実施中。基本的には現場作業のため、出社する社員が多いですが適宜在宅勤務も活用しながらメリハリをつけて働いています。
  - ・同社は群馬、栃木、埼玉の県境付近に位置しており、熊谷や館林からも通いやすい環境です。マイカー通勤可能。
- 

## Required Skills

必須条件： ・FPGA（言語Verilog System Verilog）設計経験、論理回路設計経験 5年以上 ・電子回路に関する一般的な知識 ・コミュニケーション能力がある方 歓迎要件： ・UFS、UniPro、MIPI M PHY、PCIeなど、高速プロトコル規格に精通 ・FPGA 高速シリアルトランシーバ 設計経験 ・プログラミング言語（C C++）スキル ・英語にて国内外のメンバーとのコミュニケーションが出来る 求める人物像 ・柔軟な発想と技術提案力の豊富な方 ・グローバル志向の高い方

---

## Company Description

ご紹介時にご案内いたします