



FPGA 担当 テクニカルサポート

LSI・IC・メモリ設計のご経験のある方は歓迎です。

Job Information

Recruiter

JAC Recruitment Co., Ltd.

Hiring Company

非公開

Job ID

1467986

Industry

Electronics, Semiconductor

Job Type

Permanent Full-time

Location

Tokyo - 23 Wards

Salary

6 million yen ~ 7 million yen

Work Hours

08:50 ~ 17:20

Holidays

【有給休暇】初年度 10日 1か月目から 【休日】完全週休二日制 夏季休暇 年末年始 祝祭日、夏季休暇（5日間）、特別休暇（慶...

Refreshed

June 21st, 2024 15:00

General Requirements

Career Level

Mid Career

Minimum English Level

Daily Conversation

Minimum Japanese Level

Native

Minimum Education Level

High-School or Below

Visa Status

Permission to work in Japan required

Job Description

【求人No NJB2133597】

弊社主力商品（Xilinx 社製 FPGA ・ PLD ）と周辺デバイス（電源、高速 I/F、メモリ等）の機能とメリットを最大限に引き出しながら、お客様に技術サポート（デバイス、ツール、IP などの質疑応答）を行う業務です。

Required Skills

【必須】（1）FPGA ・ PLD の設計経験、ISE や vivado ツールの使用経験（2）英語スキル（読み書き・メールでのやりとり）【優遇】（4）C 言語、Linux（ドライバ解析）の経験（5）ARM 設計経験

Company Description

ご紹介時にご案内いたします