



開発エンジニア（FPGA）

複合事業を展開する日系グローバルメーカーでの募集です。弱電回路設計のご経験の...

Job Information

Recruiter

JAC Recruitment Co., Ltd.

Hiring Company

複合事業を展開する日系グローバルメーカー

Job ID

1467479

Industry

Chemical, Raw Materials

Job Type

Permanent Full-time

Location

Tokyo - Other Areas

Salary

4.5 million yen ~ 9 million yen

Work Hours

09:00 ~ 17:45

Holidays

【有給休暇】初年度 10日 4か月目から 【休日】完全週休二日制（土・日）、祝日、年末年始休暇、慶弔休暇、チャレンジ休暇

Refreshed

June 21st, 2024 06:00

General Requirements

Career Level

Mid Career

Minimum English Level

Daily Conversation

Minimum Japanese Level

Native

Minimum Education Level

Bachelor's Degree

Visa Status

Permission to work in Japan required

Job Description

【求人No NJB2009898】

・主力や周辺製品の製品開発及び既存製品改良

Required Skills

【必須】 ・FPGAの設計・評価のご経験（論理回路設計から波形測定まで） 【歓迎】 ・メールのやりとりができる程度の語学力 ・画像処理・画像解析アルゴリズムの経験 ・医療機器の製品開発経験

Company Description

ご紹介時にご案内いたします