



[韓国系大手半導体会社] IP Design Engineer(英語or韓国語可能者歓迎)

Job Information

Recruiter

Global Initiative Corporation

Hiring Company

韓国系大手半導体会社

Job ID

1383465

Company Type

Large Company (more than 300 employees) - International Company

Non-Japanese Ratio

About half Japanese

Job Type

Permanent Full-time

Location

Tokyo - 23 Wards, Chiyoda-ku

Salary

5 million yen ~ 11 million yen

Work Hours

9 : 00 ~ 18 : 00 *フレックスタイム制

Holidays

完全週休2日制、土日祝日、年末年始、その他

Refreshed

November 23rd, 2024 01:00

General Requirements

Minimum Experience Level

Over 3 years

Career Level

Mid Career

Minimum English Level

Daily Conversation

Minimum Japanese Level

Fluent

Other Language

Korean - Daily Conversation

Minimum Education Level

Bachelor's Degree

Visa Status

Permission to work in Japan required

Job Description

<仕事内容>

- アナログまたはデジタルIPデザイン及び検証
- Mixed IP, FBE(Front/Back-End), PKG,

SI(Signal Integrity) /PI(Power Integrity),
本社評価TeamまたはIP設計Teamとの協力設計
- その他臨時要求事項

<福利厚生>

社会保険完備
交通費支給
健康診断費
退職金制度
福利厚生費

Required Skills

- ・ アナログ回路の確実な理解と具現能力
- ・ DDI設計に関する専門知識
- ・ 問題分析及び問題解決能力
- ・ 継続的な設計プロセスと設計品質改善活動
- ・ 中級以上の英語または韓国語実力(必須事項ではありません)
- ・ 関連分野での経歴5年以上(修士修了者は3年以上)

*次の分野での経験者を優先します。

Mixed Signal 設計、高速インターフェース設計、全体アナログDDI設計

Company Description

当社は、設立以来「日本と世界×人と仕事」をキーワードにグローバル人材の転職支援 / 人材紹介サービスをご提供してまいりました。

日本国内においてのバイリンガルのご転職支援にとどまらず、韓国語求人に特化した転職支援サービス「KJキャリア」(<https://kccareer.jp>)、料理人の海外転職支援サービス「FindChef-Agent」(<https://findchef-agent.jp>)、日本国内における外国人の転職サポート「WorkinJapan」(<https://workinjapan.jp>)、日本人のアジアでの活躍を応援する「JOBAsia」(<https://jobasia.jp>)といったサービスも行っており、これらが当社の特長です。