



## FPGA 担当FAE | リモートワーク・フレックス制度

働きやすさ抜群！

## Job Information

**Hiring Company**

PALTEK CORPORATION

**Job ID**

1346738

**Division**

FPGA 製品取扱事業部 技術部門

**Industry**

Electronics, Semiconductor

**Company Type**

Small/Medium Company (300 employees or less)

**Job Type**

Permanent Full-time

**Location**

Kanagawa Prefecture, Yokohama-shi Kohoku-ku

**Train Description**

Yokohama Line, Shin Yokohama Station

**Salary**

6 million yen ~ 8 million yen

**Refreshed**

July 29th, 2024 05:00

## General Requirements

**Minimum Experience Level**

Over 3 years

**Career Level**

Mid Career

**Minimum English Level**

Daily Conversation

**Minimum Japanese Level**

Native

**Minimum Education Level**

Bachelor's Degree

**Visa Status**

Permission to work in Japan required

## Job Description

**仕事内容及び責任：**

弊社主力商品（Xilinx 社製FPGA・PLD）と周辺デバイス（電源、高速I/F、メモリ等）の機能とメリットを最大限に引き出しながら、お客様にDevice 設計とボード設計のアドバイス、提案を行うコンサルタント的業務です。

**募集背景・組織構成：**

既存顧客や既存製品に対する深耕を進めるとともに、新しい顧客や製品の拡大にチャレンジしている段階です。また親会社

との連携を行いながらグループ会社とのシナジー効果を図るべく、人員を拡大しさらなる飛躍を実現するための増員となります。

・ FPGA 技術部門 (FAE チーム)  
 部長 : 1 名 (40 代前半)  
 課長 : 1 名 (40 代半ば)  
 主任 : 1 名 (40 代後半)  
 メンバー : 5 名 (今回の募集ポジション) ※課長以下の平均年齢 : 35.8 歳

年収レベル : 600 万円~800 万円

【年収600 万の例 : 基本給285,000 円/月、残業調整手当 (月20 時間分固定払い) : 48,000 円/月、住宅手当 (非世帯主) 30,000 円/月→月額363,000 円/月。賞与1,656,564 円 (夏冬合計)】

#### 基本的処遇について :

- ・ 残業代の支給について : 月額固定でお支払いする残業調整手当 (20 時間分の残業代) について、それを超過する残業代が発生した場合は追加でお支払いします。(管理職は対象外)
- ・ 本求人に記載された賞与額について : あくまでも昨年実績に基づく「参考値」になります。
- ・ 試用期間が3 ヶ月 (月額報酬は変わらず) ありますが、当該職種における経験が十分と判断される場合は免除させていただくことがあります。試用期間は賞与考課の対象外となります。
- ・ 昇給年1 回 (1 月) 賞与年2 回 (7・12 月)
- ・ 社会保険 各種社保完備 (健康・厚生・雇用・労働)
- ・ 企業年金制度 (公的年金+年金基金制度+確定給付企業年金)
- ・ 財形貯蓄制度
- ・ 定期健康診断
- ・ 休日・休暇 完全週休2 日制 (土・日)、祝祭日、年末年始、夏季休暇 (5 日間)、有給休暇、慶弔、育児、特別
- ・ 永年勤続表彰制度あり
- ・ 法定以上の育児・介護者に対する時短延長制度あり
- ・ 新幹線通勤あり (最寄からの通勤時間が90 分を超える場合。ただし上限あり)

上記は入社時に別途提示をさせていただきます。提示条件は個別に種々の事情を鑑みて決定するため、上記とは一部異なることもございます。ご了承ください。

## Required Skills

#### 【必須】

- ① FPGA・PLD の設計経験、VHDL、Verilog を用いてのIC の設計経験

#### 【優遇】

- ② 車載関連・画像処理関連の知識、AI に関する知識等の設計経験  
 ③ Embedded Processor の開発・サポート経験

## Company Description

弊社は1982年の創業時より「ソリューションサプライヤー」を標榜し、お客様の抱える問題を解決するお手伝いをしてまいりました。

今後も弊社の経営理念である「多様な存在との共生」と、レスターグループが掲げる世界・社会貢献・共創と革新というビジョンのもとあらゆるニーズに対応できるエレクトロニクスの情報プラットフォームを目指します。

私たちを取り巻くあらゆるステークホルダーの皆様と共に、社会・市場・事業環境の変化を活かし、変化を生み出し、変化に挑戦し続ける存在価値の高い企業体の実現を図ってまいります。

### ESGへの取り組み

PALTEKは「多様な存在との共生」を経営理念に掲げ、事業活動を推進しています。現代社会は、一企業ですべてが完結することはなく、多様な企業が互いに協力し合う時代になっています。それぞれの企業が持っている強みを持ち寄り、社会課題に対して真摯に向き合い、協力して解決していくことが不可欠です。PALTEKは多様な存在と共生することで、持続的な社会の構築に貢献してまいります。

- ・ Environmental Initiatives 環境への取り組み
- ・ Initiatives for Society 社会への取り組み
- ・ Governance initiatives ガバナンスへの取り組み

Since its establishment in 1982, PALTEK has been providing semiconductor and design software sales and technical support services to Japanese electronics manufacturers. We will find excellent technologies and products that are born in various parts of the world, provide them to customers who need them as timely and optimal solutions, and contribute to their development.

### ESG Initiatives

PALTEK promotes its business activities with the management philosophy of "coexistence with diverse beings." Today's society is an era in which various companies cooperate with each other, not all in one company. It is indispensable to bring together the strengths of each company, seriously face social issues, and work together to resolve them. PALTEK will contribute to the construction of a sustainable society by coexisting with diverse beings.

- ・ Environmental Initiatives
- ・ Initiatives for Society

- Governance initiatives